



विज्ञापन संख्या / Advt. No: IITJMU/R&C/RP-100369/A-51

दिनांक / Date: 14/09/2026

JRF एवं SRF के लिए विज्ञापन / Advertisement for JRF and SRF in VLSI Testing

“**Low overhead MBIST for embedded memories in SoCs**” नामक अनुसंधान एवं विकास परियोजना पर काम करने के लिए **Junior Research Fellow (JRF) and Senior Project Associate (SPA)** के पद के लिए भारतीय उम्मीदवारों से आवेदन आमंत्रित किए जाते हैं।

Applications are invited from the Indian nationals interested in the post of Junior Research Fellow (JRF) and **Senior Project Associate (SPA)** to work on the R&D project titled “**Low overhead MBIST for embedded memories in SoCs**” sanctioned under RESPOND Programme by ISRO, Department of Space.

No. of Position	Position	Area of Specialization/Research	Duration	Consolidated Salary per Month (INR)
01	Junior Research Fellow (JRF)	VLSI Design and Test	Initially for one year. May be extended depending on the performance. The position is co-terminus with the project.	Rs. 37,000/- + 20 % HRA
01	Senior Project Associate (SPA)	VLSI Design and Test	Initially for one year. May be extended depending on the performance. The position is co-terminus with the project.	Rs. 42,000/- + 20 % HRA

आवश्यक योग्यता और मानदंड / Minimum Qualification and Criteria:

For Junior Research Fellow:

1. M.E./M.Tech./MS(R) or equivalent degree in CSE/ECE/EE/Microelectronics/VLSI Design and allied subjects with 60% marks or equivalent. 5% marks relaxation for ST/SC/PH candidates. Students awaiting results may also apply.

OR

Candidates with B.E. /B.Tech/M.Sc. in CSE/ECE/EE/Electronics/Microelectronics/VLSI Design/Embedded Systems and allied subjects with 60% marks or equivalent.

2. Qualified in any of the following National eligibility tests/exams:

a. CSIR-UGC, NET, Including lectureship (Assistant Professorship) and GATE.

b. National level examinations conducted by Central Government Departments and their Agencies and Institutions such as DST, DBT, DAE, DOS, DRDO, MoE, ICAR, ICMR, IIT, IISc, IISER, NISER etc.

3. Candidates having experience in Digital VLSI Design and Test / Memory Testing / FPGA Based Implementation / HDLs and EDA tools (Cadence, Memtor Graphics, Synopsys, etc.) will be given preference.

आवश्यक योग्यता और मानदंड / **Minimum Qualification and Criteria:**

For Senior Project Associate:

Doctoral Degree in Science/Engineering/Technology **in CSE/ECE/EE/Electronics/Microelectronics/VLSI Design/Embedded Systems and allied disciplines** from a recognized University or equivalent.

Or

M.E./M.Tech. or equivalent degree in CSE/ECE/EE/Microelectronics/VLSI Design and allied disciplines, OR B.E./B.Tech. in CSE/ECE/EE/Electronics/Microelectronics/VLSI Design/Embedded Systems and allied disciplines, from a recognized University or equivalent, with 60% marks or equivalent CGPA and **four years' experience in Research & Development in Industrial/Academic Institutions or Science & Technology Organizations and scientific activities and services.** A 5% relaxation in marks may be provided to SC/ST/PwD candidates, as applicable. Students awaiting results may also apply, subject to production of the qualifying degree at the time of appointment.

वांछित योग्यता / **Desirable Qualification:**

Sound knowledge in the area of Design-for-Test (DfT) Architectures, Memory Test (MBIST), MBIST Algorithms (MARCH and Non-March), SoC-level DFT integration, FPGA/ASIC prototyping, Programming Skills: HDLs (VHDL, Verilog, System Verilog), HLLs(Python, c++), EDA Design automation Tool flow in EDA tools (Cadence, Synopsys, etc.)

अधिकतम आयु सीमा / Upper Age Limit: 40 years for Senior Project Associate SPA.

Age relaxation of 5 years for SC/ST, PwD/PwBD, and 3 years for OBC-NCL candidates, shall be admissible as per applicable Government of India guidelines.

आवेदन प्रक्रिया / **Application Process:**

मांगे गए विवरण, प्रमाणपत्रों की स्कैन की गई प्रतियां, अन्य सहायक दस्तावेजों के साथ विधिवत भरा हुआ आवेदन पत्र **05.10.2026 तक** ऑनलाइन पोर्टल (<https://apply.iitjammu.ac.in/#/home>) के माध्यम से अपलोड किया जाना चाहिए। कृपया संदर्भित आवेदन पोर्टल पर [अनुबंध/प्रोजेक्ट स्टाफ/जेआरएफ/एसआरएफ] टैब के माध्यम से आवेदन करें।

Duly filled application form, along with the requested details, scanned copies of certificates, and other supporting documents, should be uploaded through the online portal (<https://apply.iitjammu.ac.in/#/home>) **by 05.10.2026** Please apply through the [contract/project staff/JRF/SRF] tab on the referred application portal.

महत्वपूर्ण बिंदु / **Important Points:**

1. आवेदक प्रस्तुत की गई जानकारी, अन्य दस्तावेजों और तस्वीरों की प्रामाणिकता के लिए जिम्मेदार होगा।

The applicant will be responsible for the authenticity of the information, other documents, and photographs submitted.

2. केवल निर्धारित योग्यता रखने से यह सुनिश्चित नहीं हो जाता कि उम्मीदवार को साक्षात्कार के लिए बुलाया जाएगा। उम्मीदवारों को योग्यता और परियोजना की आवश्यकता के आधार पर शॉर्टलिस्ट किया जा सकता है।

Merely possessing the prescribed qualification does not ensure that the candidate will be called for an Interview. The candidates may be shortlisted based on merit and need for the project.

3. शॉर्टलिस्ट किए गए उम्मीदवारों को साक्षात्कार के बारे में ई-मेल द्वारा सूचित किया जाएगा। इसलिए, उम्मीदवार को अपने आवेदन में वैध ई-मेल आईडी और फोन नंबर की जानकारी देनी होगी।

Shortlisted candidates will be informed by e-mail about the interview. So, the candidate must provide valid e-mail IDs, and phone number information in their applications.

4. शॉर्टलिस्ट किए गए उम्मीदवारों को साक्षात्कार तिथि पर एक अद्यतन सीवी और अपनी शैक्षणिक योग्यता का समर्थन करने वाली मार्कशीट/प्रमाणपत्र की मूल और सत्यापित फोटोकॉपी के साथ साक्षात्कार के लिए उपस्थित होना होगा। केवल शॉर्टलिस्ट किए गए उम्मीदवारों को साक्षात्कार के लिए बुलाया जाएगा। साक्षात्कार का समय शॉर्टलिस्ट किए गए उम्मीदवारों को ई-मेल द्वारा सूचित किया जाएगा। साक्षात्कार ऑनलाइन/ऑफ़लाइन प्लेटफ़ॉर्म का उपयोग करके आयोजित किया जाएगा।

Shortlisted candidates must present themselves for the interview on the interview date with an updated CV and original and self attested photocopies of mark sheets/certificates supporting their academic qualifications. Only shortlisted candidates will be called for the interview. The time of the interview will be informed to the shortlisted candidates by e-mail. The interview will be held using the online/offline platform.

5. पद पर शामिल होने के लिए बुलाए गए उम्मीदवारों को अपने स्वयं के फंड पर आईआईटी जम्मू पहुंचना चाहिए। यदि नौकरी की पेशकश की जाती है तो पद पर शामिल होने के लिए टीए/डीए की अनुमति नहीं है।

Candidates called for interview should reach IIT Jammu on their own fund. TA/DA is not permissible to appear offline interview or joining the position if job is offered.

6. जो अभ्यर्थी पहले से ही कार्यरत हैं, उन्हें चयनित होने पर अपने नियोक्ता से कार्यमुक्ति प्रमाणपत्र प्रस्तुत करना होगा।

Candidates who are already employed should produce a relieving certificate from their employers if selected.

7. विधिवत भरा हुआ आवेदन प्राप्त करने की अंतिम तिथि **05.10.2026** है।

The last date for receiving the duly filled-in application is **05.10.2026**.

8. साक्षात्कार की तारीख शॉर्टलिस्ट किए गए उम्मीदवारों को ईमेल के माध्यम से सूचित की जाएगी।

The date of the interview will be informed to the shortlisted candidates through email.

9. उम्मीदवार को शैक्षणिक योग्यता, अनुभव आदि के संबंध में सभी दस्तावेज अपलोड करने होंगे।

Candidate must upload all the documents with respect to educational qualification **(10, 12, graduation, post-graduation etc. and also experience, etc.**

10. उपरोक्त अंग्रेजी और हिंदी दोनों में दर्शाया गया है। भाषा में किसी भी भ्रम/स्पष्टता के मामले में, अंग्रेजी संस्करण को अंतिम माना जाएगा।

The above are indicated in both English and Hindi. In case of any confusion /clarity in language, the English version will be considered as final.

पत्राचार के लिए पता /Address for Correspondence :

डॉ. सत्यदेव अहलावत / Dr. Satyadev Ahlawat

भारतीय प्रौद्योगिकी संस्थान जम्मू / Indian Institute of Technology Jammu

विद्युतीय अभियांत्रिकी विभाग / Department of Electrical Engineering

जगती, एनएच-44 नगराटा बाईपास जम्मू। 182211 /P.O. Nagrota, Jagti, Jammu, 182211, India

ईमेल / Email: **satyadev.ahlawat@iitjammu.ac.in**