



विज्ञापन संख्या / Advt. No.: IITJMU/R&C/RP00245/A-143

दिनांक / Date: 19.09.2025

परियोजना कर्मचारियों के लिए विज्ञापन / Advertisement for project staff

“Development of Efficient Algorithms to integrate Nonlinear Circuit Elements into Implicit and Hybrid-Implicit-Explicit FDTD Methods” नामक अनुसंधान एवं विकास परियोजना पर काम करने के लिए **जूनियर रिसर्च फेलो** (जेआरएफ) के पद के लिए भारतीय उम्मीदवारों से आवेदन आमंत्रित किए जाते हैं।

Applications are invited from the Indian candidates for the post of **Junior Research Fellow** (JRF) to work on the R&D project titled “Development of Efficient Algorithms to integrate Nonlinear Circuit Elements into Implicit and Hybrid-Implicit-Explicit FDTD Methods” sanctioned by sanctioned by, SERB-CRG.

| पदों की संख्या<br>No. of Position | स्थिति<br>Position     | विशेषज्ञता का क्षेत्र<br>Area of Specialization/Research   | अवधि<br>Duration                                                                                                                 | समेकित वेतन प्रति माह (आईएनआर)<br>Consolidated Salary per Month (INR) |
|-----------------------------------|------------------------|------------------------------------------------------------|----------------------------------------------------------------------------------------------------------------------------------|-----------------------------------------------------------------------|
| One                               | Junior Research Fellow | RF & Microwave Engineering, Computational Electromagnetics | Initially for six months, can be extendable based on the satisfactory performance. The Position is co-terminus with the project. | INR 31,000 plus 16 % HRA                                              |

\* **Revised emolument** as per DST notification DST/PCPM/Z-06/2022 dated 26 June 2023 will be provided subject to release / approval of funding agency.

**आवश्यक योग्यता और मानदंड / Minimum Qualification and Criteria:**

Candidates should have an M.Tech/M.E. degree in RF & Microwave Engineering, Microwave Engineering, or a related field, along with a B.Tech/B.E. in in Electronics and Communication Engineering, Electronics and Telecommunication Engineering, Electrical Engineering, Electrical and Electronics Engineering, with a minimum of 60% marks (or 6.5/10 CGPA) throughout their academic career, starting from Class XII. A valid GATE score is preferred, and PhD candidates who have submitted their thesis may also apply.

**OR**

Candidates with a B.Tech. / B.E. degree in Electronics and Communication Engineering, Electronics and Telecommunication Engineering, Electrical Engineering, Electrical and Electronics Engineering with minimum 60% marks (or 6.5/ 10.0 CGPA) throughout starting from Class XII, along with a **valid GATE score** in the **EC paper** (Electronics and Communication) and expertise/experience in RF & Microwave Engineering, Microwave Engineering, or any other relevant areas.

Note: Those who do not have valid gate score shall be paid **Rs.25000/- per month plus HRA** as applicable.

## वांछित योग्यता / **Desired qualification:**

1. Basic knowledge of Engineering Electromagnetics and RF & Microwave Engineering.
2. Basic knowledge of Coding/Programming.

## परियोजना का संक्षिप्त उद्देश्य / **Brief Objective of Project:**

To develop of novel Algorithms to integrate Nonlinear Circuit Elements such as diodes, BJT, FET into Implicit and Hybrid-Implicit-Explicit finite-difference time-domain (FDTD) Methods. The FDTD method is a time-domain numerical technique, which is used to simulate various electromagnetic structures to evaluate the performance of the structure for a wide range of frequencies.

## नौकरी का विवरण / **Job Description:**

The selected candidate is expected to work on developing novel algorithms for the FDTD methods. It is expected that the selected candidate should have strong knowledge of engineering electromagnetics and keen desire to learn new technologies and concepts. The project will be implemented using C, Python and MATLAB. Therefore, good knowledge of programming will be required to execute the project.

## ऊपरी आयु सीमा / **Upper age limit:** 28 years

(आयु में छूट: एससी/एसटी/ओबीसी/महिला और शारीरिक रूप से विकलांग उम्मीदवारों के लिए ऊपरी आयु सीमा में 5 वर्ष तक की छूट है)।

**(Age relaxation: Upper age limit is relaxable up to 5 years for SC/ST/OBC/women and physically handicapped candidates).**

## आवेदन प्रक्रिया / **Application Process:**

मांगे गए विवरण, प्रमाणपत्रों की स्कैन की गई प्रतियां, अन्य सहायक दस्तावेजों के साथ विधिवत भरा हुआ आवेदन पत्र **05.10.2025 तक** ऑनलाइन पोर्टल (<https://apply.iitjammu.ac.in/#/home>) के माध्यम से अपलोड किया जाना चाहिए। कृपया संदर्भित आवेदन पोर्टल पर टैब के माध्यम से [एसआरएफ/जेआरएफ/प्रोजेक्ट स्टाफ/अनुबंध] आवेदन करें।

Duly filled application form along with the requested details, scanned copies of certificates, other supporting documents, should be uploaded through the online portal (<https://apply.iitjammu.ac.in/#/home>) latest **by 05.10.2025** Please apply through the [contract/project staff/JRF/SRF] tab on the referred application portal.

## महत्वपूर्ण बिंदु / **Important Points:**

1. आवेदक प्रस्तुत की गई जानकारी, अन्य दस्तावेजों और तस्वीरों की प्रामाणिकता के लिए जिम्मेदार होगा।

The applicant will be responsible for the authenticity of the information, other documents, and photographs submitted.

2. केवल निर्धारित योग्यता रखने से यह सुनिश्चित नहीं हो जाता कि उम्मीदवार को साक्षात्कार के लिए बुलाया जाएगा। उम्मीदवारों को योग्यता और परियोजना की आवश्यकता के आधार पर शॉर्टलिस्ट किया जा सकता है।

Merely possessing the prescribed qualification does not ensure that the candidate will be called for an Interview. The candidates may be shortlisted based on merit and need for the project.

3. शॉर्टलिस्ट किए गए उम्मीदवारों को साक्षात्कार के बारे में ई-मेल द्वारा सूचित किया जाएगा। इसलिए, उम्मीदवार को अपने आवेदन में वैध ई-मेल आईडी और फोन नंबर की जानकारी देनी होगी।

Shortlisted candidates will be informed by e-mail about the interview. So, the candidate must provide valid e-mail IDs, and phone number information in their applications.

4. शॉर्टलिस्ट किए गए उम्मीदवारों को साक्षात्कार तिथि पर एक अद्यतन सीवी और अपनी शैक्षणिक योग्यता का समर्थन करने वाली मार्कशीट/प्रमाणपत्र की मूल और सत्यापित फोटोकॉपी के साथ साक्षात्कार के लिए उपस्थित होना होगा। केवल शॉर्टलिस्ट किए गए उम्मीदवारों को साक्षात्कार के लिए बुलाया जाएगा। साक्षात्कार का समय शॉर्टलिस्ट किए गए उम्मीदवारों को ई-मेल द्वारा सूचित किया जाएगा। साक्षात्कार ऑनलाइन/ऑफलाइन प्लेटफॉर्म का उपयोग करके आयोजित किया जाएगा।

Shortlisted candidates must present themselves for the interview on the interview date with an updated CV and original and attested photocopies of mark sheets/certificates supporting their academic qualifications. Only shortlisted candidates will be called for the interview. The time of the interview will be informed to the shortlisted candidates by e-mail. The interview will be held using the online/offline platform.

5. पद पर शामिल होने के लिए बुलाए गए उम्मीदवारों को अपने स्वयं के फंड पर आईआईटी जम्मू पहुंचना चाहिए। यदि नौकरी की पेशकश की जाती है तो पद पर शामिल होने के लिए टीए/डीए की अनुमति नहीं है। Candidates called for joining the position should reach IIT Jammu on their own fund. TA/DA is not permissible to join the position if job is offered.

6. जो अभ्यर्थी पहले से ही कार्यरत हैं, उन्हें चयनित होने पर अपने नियोक्ता से कार्यमुक्ति प्रमाणपत्र प्रस्तुत करना होगा।

Candidates who are already employed should produce a relieving certificate from their employers if selected.

7. विधिवत भरा हुआ आवेदन प्राप्त करने की अंतिम तिथि **05.10.2025** है ।

The last date for receiving the duly filled-in application is **05.10.2025**.

8. साक्षात्कार की तारीख शॉर्टलिस्ट किए गए उम्मीदवारों को ईमेल के माध्यम से सूचित की जाएगी ।

The date of the interview will be informed to the shortlisted candidates through email.

9. उम्मीदवार को शैक्षणिक योग्यता, अनुभव आदि के संबंध में सभी दस्तावेज अपलोड करने होंगे।

**Candidate must upload all the documents with respect to educational qualification (10, 12, graduation, post-graduation etc. and also experience, etc.**

**पत्राचार के लिए पता /Address for Correspondence :**

डॉ. आलोक कुमार सक्सेना / Dr. Alok Kumar Saxena

भारतीय प्रौद्योगिकी संस्थान जम्मू /Indian Institute of Technology Jammu,

विद्युतीय अभियांत्रिकी विभाग/ Department of Electrical Engineering

जगती, एनएच-44 नगरोंटा बाईपास जम्मू। 182211 /P.O. Nagrota, Jagti, Jammu, 182211, India

ईमेल / Email: **alok.saxena@iitjammu.ac.in**